

---

**LÓGICA DIGITAL**

---

**Ementa**

Sistema de numeração e códigos. Álgebra de Boole. Portas Lógicas. Introdução às famílias lógicas e dispositivos lógicos programáveis. Circuitos combinacionais. Métodos para redução de circuitos combinacionais. Latches, detectores de transição, flip-flop's JK, D e T. Circuitos sequenciais. Tecnologias de circuitos integrados digitais: TTL, CMOS e BiCMOS. Conversores A/D e D/A. Memórias semicondutoras.

**Bibliografia Básica**

1. TOCCI, R. J. Et al. Sistemas digitais – princípios e aplicações. São Paulo: Pearson Education do Brasil.
2. BARTES, T. C., Fundamentos de Computadores Digitais, Rio de Janeiro: Editora Guanabara Dois.
3. RELAVAS, J. A. M., Introdução à Eletrônica Digital, Editora Figueirinhas.

**Bibliografia Complementar**

1. FREGNI, E.; SARAIVA, A. M. Engenharia do Projeto Lógico Digital. Editora Edgard Blücher, 1995.
  2. CAPUANO, F. G.; IDOETA, I. V. Elementos de Eletrônica Digital. 4ª ed. São Paulo: Érica, 2007.
  3. BARTES, T. C., Fundamentos de Computadores Digitais, Rio de Janeiro: Editora Guanabara Dois.
  4. BRANDASSI, A. E., Eletrônica Digital, Editor Pedagógico e Universitário Ltda.
  5. BRANDASSI, A. E., Eletrônica Digital, Editor Pedagógico e Universitário Ltda
-